OPIS SRODOWISKA

Środowisko programistyczne znajduje się pod adresem <u>http://www.opcube.com/home.html</u> najlepiej ściągnąć całość czyli pakiet "<u>Download packed file</u>" o rozmiarze ok 4MB zawierający mi. Asembler, srodowisko M-IDE oraz 2 symulatory procesorów 8051. a dokładniej:

- □ ASEM-51 V1.3 MCU file Sep 23, 2008
- □ SDCC 2.9.4 (snapshot and document 091021)
- □ Simulator : TS Control Emulator 8051 v1.0 (evaluation 2KB simulator limited)
- □ another simulator: JSIM-51 v4.05

Na zajęciach będziemy używać symulatora SIM-52 Który znajduje się na stronie <u>https://fbedit.svn.sourceforge.net/svnroot/fbedit/Sim52/Sim52.zip</u>

Praca z programami M-IDE oraz SIM-52

W srodowisku M-IDE ustawiamy :

- EDIT/preference/symulator/symulator profile ustawić na "other"

- Device 8052

W SIM-52 ustawiamy : - options/MCU AT89S52

Za pomocą opcji File/open otwieramy plik *lst otrzymany z M-IDE w wyniku kompliacji (opcja BUILD).

💷 8051 / 8052 Simulator - lab2.lst - • × File Search View Debug Options Tools Help Status 📔 🛄 늘 AA | 🖸 🛄 🗖 💌 💌 🖊 📇 Registe Bank 0 ∢↓↓ Code Schematics Description Statu Ports R0 00 R1 64 R2 34 R3 00 R4 00 R5 00 R6 B4 R7 1A 7 6 5 4 3 2 1 0 P0 PC 0000 DPTR 0000 DPTR1 0000 B C Addr Label Code ACC 00 B 00 SP 07 3 2 0002 KONIEC: P1 LJMP KONIEC CY AC FO RS1 RS0 OV FL P PSW D D D D D D D D P3 Total Cycles 749937345 Reset Cycles Sfr XRam Code Ram Bit
80
FE
0
0
0
0
00
00
00
00
00
00
00
00
00
00
00
00
00
00
00
00
00
00
00
00
00
00
00
00
00
00
00
00
00
00
00
00
00
00
00
00
00
00
00
00
00
00
00
00
00
00
00
00
00
00
00
00
00
00
00
00
00
00
00
00
00
00
00
00
00
00
00
00
00
00
00
00
00
00
00
00
00
00
00
00
00
00
00
00
00
00
00
00
00
00
00
00
00
00
00
00 Addr ACC.7 ACC.6 ACC.5 ACC.4 ACC.3 ACC.2 ACC.1 ACC.0 ACC Ready

Zawartość pliku pojawia się w oknie po lewej. Po prawej mamy wyświetlone wartośći wybranych rejstrów i flag



Na rysunku poniżej zaznaczono przykładowe rejestry

Na rysunku poniżej zaznaczono przykładowe flagi i obszary pamięci



